



INSTITUTO FEDERAL
Ceará

ANEXO II

CONTEÚDO PROGRAMÁTICO

ÁREA	SUBÁREA	CONTEÚDO PROGRAMÁTICO
LETRAS	LÍNGUA PORTUGUESA	<ol style="list-style-type: none">1. Literatura Brasileira: escolas e seus estilos.2. Aspectos de morfossintaxe: classe de palavras e funções sintáticas.3. Funções da linguagem.4. Estruturalismo, gerativismo e funcionalismo em Linguística.5. Aspectos semânticos e lexicografia: sinonímia, antonímia, homofonia, homonímia, homografia e paronímia.6. Aspectos textuais e Gêneros textuais: Texto, Discurso e Pragmática.7. Aspectos fonéticos em Língua Portuguesa: segmental e suprasegmental.8. Teoria e crítica literária: o processo de criação e análise do texto literário.9. Literatura em Língua Portuguesa e Afrobrasilusa: escolas e seus estilos10. Figuras de linguagem.
CIÊNCIA DA COMPUTAÇÃO	SISTEMAS DE COMPUTAÇÃO	<ol style="list-style-type: none">1. Multiprocessadores. Multicomputadores. Arquiteturas Paralelas e não convencionais.2. Segurança de Funcionamento. Aplicações de Tolerância a Falhas. Confiabilidade e Disponibilidade. Técnicas de Projeto. Tolerância a Falhas em Sistemas.3. Transações Distribuídas. Comunicação entre Processos. Sistemas Operacionais Distribuídos: Sistemas de Arquivos, Servidores de Nomes.4. Conceitos sobre Desempenho de um Sistema de Computação. Organização de Micro-Circuitos. Bloco Operacional Simples e Múltiplo.5. Linguagens de Montagem. Modos de Endereçamento, Conjunto de Instruções. Mecanismos de Interrupção e de Exceção. Barramento.6. Coordenação e Sincronização de Processos, Exclusão Mútua, Difusão de Mensagens. Compartilhamento de Informação: Controle de Concorrência7. Teoria do Paralelismo. Arquiteturas Paralelas. Primitivas Básicas de Programação Paralela: Controle de Tarefas, Comunicação e Sincronização8. Tipos de Enlace, Códigos, Modos e Meios de Transmissão. Protocolos e Serviços de Comunicação. Terminologia, Topologias, Modelos de Arquitetura.9. Memórias, Unidades Centrais de Processamento, Entrada e Saída. Mecanismos de Interrupção. Barramento, Comunicações, Interfaces e Periféricos.10. Arquiteturas RISC e CISC. Pipeline. Processadores Superescalares e Superpipeline. Paralelismo de Baixa Granularidade.